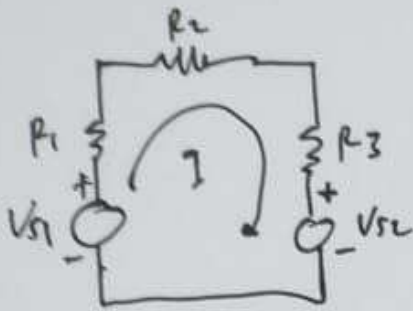


Analisis Metode Loop tunggal sumber tegangan lebih dari satu.



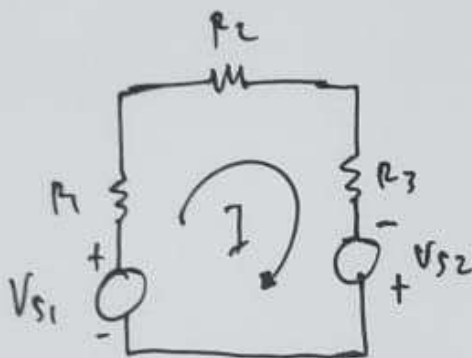
HKT

$$-V_{S1} + I \cdot R_1 + I \cdot R_2 + I \cdot R_3 + V_{S2} = 0$$

$$-V_{S1} + I(R_1 + R_2 + R_3) + V_{S2} = 0$$

$$I(R_1 + R_2 + R_3) = V_{S1} - V_{S2}$$

$$I = \frac{V_{S1} - V_{S2}}{(R_1 + R_2 + R_3)}$$



HKT

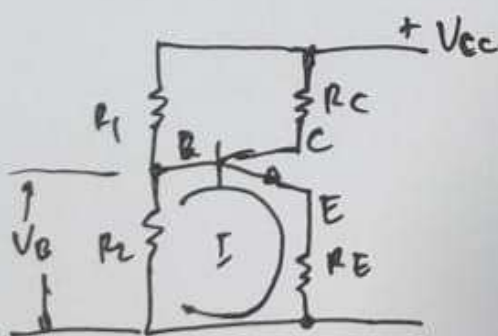
$$-V_{S1} + I \cdot R_1 + I \cdot R_2 + I \cdot R_3 + V_{S2} = 0$$

$$-V_{S1} + I(R_1 + R_2 + R_3) - V_{S2} = 0$$

$$I(R_1 + R_2 + R_3) = V_{S1} + V_{S2}$$

$$I = \frac{V_{S1} + V_{S2}}{R_1 + R_2 + R_3}$$

Aplikasi : Analisis DC Rangkaian Transistor



Menghitung \$I\_B\$ (arus basis).

$$-V_B + V_{BE} + I \cdot R_E + I \cdot R_2 = 0$$

$$-V_B + V_{BE} + I(R_E + R_2) = 0$$

$$I(R_E + R_2) = V_B - V_{BE}$$

$$I = \frac{V_B - V_{BE}}{R_E + R_2}$$